

# Zyxel LTE3202-M437



Ce modem 4G LTE fourni par Free dans le cadre de son offre Free-pro de modèle Zyxel LTE3202-M437 avec une SIM permettant de faire du failover de l'accès Fibre contient un configuration custom.

Son interface Web à un accès restreint avec des identifiants custom dont seul Free a connaissance. Free dans ses procédures, peut avoir accès directement à cette interface Web lorsque cette dernière est branchée en RJ45 sur le routeur Fibre. ::smiley\_qui\_sourit\_bêtement::

## Mon cas

Le réseau Free ne passant pas du tout dans ma zone, le service failover est donc quasiment inexistant.

De plus ça ne donne que accès à internet en sortant sur une IP partagée, donc tchao les service hébergé derrière la fibre.

J'ai donc essayé ce routeur avec une autre SIM d'un autre provider.

Il faut penser à enlever le code PIN de la carte SIM, et à reset le boîtier, ça fini par fonctionner avec un peu de bol.

Cependant on accède toujours pas à l'interface Web, et le code Wifi par défaut ne peut être changé.

On va donc chercher à avoir la main un minimum sur cet équipement.

## Seek the serial port

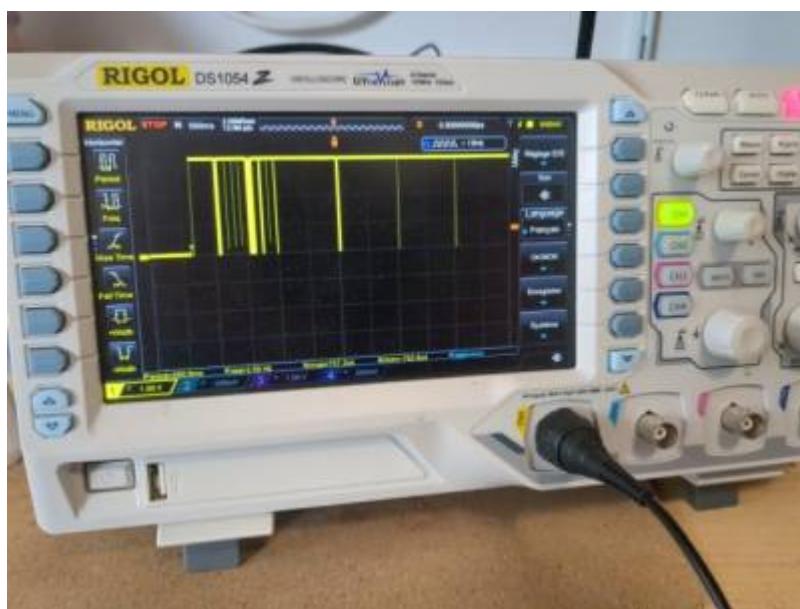
On va chercher le port Série sur le PCB de l'équipement.





En testant avec un oscillo pour être sûr d'avoir le bon signal sur des points-test, on arrive à voir des choses qui bougent lors de l'allumage de l'appareil. On cherche une masse commune, et on test... et zou.

A l'aide de l'échelle et des bases de temps on peut déterminer le baudrate, ou demander gentillement à la fonction analyseur logique de l'oscillo.



Ici on est sur un mode classique soit : **8N1 à 115200**.

## On soude et on test avec un terminal



Un patte pour le RX, une pour le TX, et une pour la masse.  
Inverser les pattes RX et TX si jamais ça marche pas ;) et zou

```
U-Boot 1.1.3 (May 29 2020 - 10:46:18)
```

```
Board: Ralink APSoC DRAM: 128 MB
relocate_code Pointer at: 87fa0000
enable ephy clock...done. rf reg 29 = 5
SSC disabled.
!!! nand page size = 2048, addr len=4
=====
Ralink UBoot Version: 5.0.0.0
-----
ASIC 7620_MP (Port5<->None)
DRAM_CONF_FROM: Auto-detection
DRAM_TYPE: DDR2
DRAM component: 1024 Mbits
DRAM bus: 16 bit
Total memory: 128 MBytes
Flash component: NAND Flash
Date:May 29 2020 Time:10:46:18
=====
icache: sets:512, ways:4, linesz:32 ,total:65536
dcache: sets:256, ways:4, linesz:32 ,total:32768

##### The CPU freq = 580 MHZ #####
estimate memory size =128 Mbytes
## Starting application at 0x81E00000 ...
```

```
Z-LOADER V2.05 | 05/29/2020 10:46:20
```

```
..Hit ESC key to stop autoboot: 1
```

From:  
<https://wiki.pi3rrot.net/> - **Pi3rrot.net**



Permanent link:  
[https://wiki.pi3rrot.net/doku.php?id=other:zyxel\\_lte3202-m437&rev=1690539723](https://wiki.pi3rrot.net/doku.php?id=other:zyxel_lte3202-m437&rev=1690539723)

Last update: **2023/07/28 12:22**